Ejercicio 8c:

C Maguine	0: hierdo el códiz	o de operación de 8	lity, todar la madar de direccionamiento director y 6 instrucciones en total, podemar locer:
Instrucción PUSH[M]	Código de operación	Dirección (opcional)	Notese que tomamos la dirección de memosia apeianal pues solo se uso en la primera das instruc
POP [M]	0000 0010	[M]	In I full scot of the second of the things
ADD	0000 0100	-	ciones. Siento que [17] ocupa 16 lits y el código de openición Elits, los intrucciones tienen lan
SUB	0000 1000	-	-+ 1 for 0 1 4 0.1. O 1 .0 0 . F .
MUL	00010000	_	getend militaglo do 4 lits. Ou quedo el formato como:
DIV	00 10 0000		Charle morrison (86th) Drown Loingener (166th mount)
	80 10 0000		Código de operación (860s). Dirección de inemoria (1660s, opcional)
Maguino 1:	. Ol ignol que la ent	terior, todos la mod	dos de direccionamiento crinciden y volo hay 6 intrucciona para un cidizo de aperación de 8 lits.
Instrucción	Código de operación	Dirección de mem	oria biendo que (M) ocupa 16 lits y el código de operación es de 8 lits, todos los instrucciones son de
[M] CAOL	cteo cool	[M]	
STORE [M]	0100 0010	[M]	24 lity, que en mility do 4 lity. Con esto, queda el formato de instrucción como:
ADD [H]	0100 0100	Dr.)	
SUB [M]	0100 1000	[m]	Código de operación (8 lats) Dirección de memoria (16 lats)
MUL [M]	0101 0000	[H]	
DIV [M]	0110 0000	[M]	
Maguina 2:			mor de des operandes, recentames unes 4 lits abicismales de la cuales les primeros 2 consuponden al primes
operando y l	as stras 2, al stro (ran 4	delido a que la long	itul de la instrucción dele ser miltiplo de 4 lits]: Luga, arois a rada instrucción son un código de operación:
Instruccion	Código de operación		
		Con esto tomo que l	a instrucción poser el formato: (odigo de op. 18 bits) Modo de dir. (4 bits) Operando 1 (8 bits) Operando 2 (8 bits)
Instrucciono	Código de operación	Con esto tomo que l	a instrucción poser el formato: (odigo de op. 18 bits) Modo de dir. (4 bits) Operando 1 (8 bits) Operando 2 (8 bits)
Instrucciono Hov X, Y ADD X, Y SUB X, Y	Código de operación	Con esto tomo que la xxx y donde Modo de dir :	a instrucción poser el farmato : (valgo de cp. (8 bits) Mode le dur (4 bits) Operando ((8 bits) Operando Z (8 bits) = XX YY siendo XX, 77 = àc (viel mode de direccionamiento del operadon en directo), en (vies un registro); las
Instrucción Hov X, Y ADD X, Y SUB X, Y MUL X, Y	loco cloo	Con esto tomo que la xxx y donde Modo de dir :	a instrucción poser el farmato : (valgo de cp. (8 bits) Mode de dur (4 bits) Operando (8 bits) Operando Z (8 bits) = XX YY siendo XX, 77 = ac (riel mode de direccionamiento del cyardan en directo), in (ries un registro); las
Instrucciono Hov X, Y ADD X, Y SUB X, Y	loco cool loco cool loco cool	Con eto torre que la charde Modo de dir :	a instrucción poses el formato: (obigo de cp. 18 bits) Mode de dir. (4 bits) Operando I (8 bits) Operando Z (8 bits) = XX YY siendo XX, YY = 00 (si el modo de direccionamiento del equiadon en directo), in (si es un registro); los dirección de mangoria si el mode en directo, a el i érimo lit en 1 y el norto en O fora indian que se refisera al
Instrucción Hov X, Y ADD X, Y SUB X, Y HUL X, Y	loco cloo	Con eto torre que la charde Modo de dir :	a instrucción poser el formato: (obigo de cp. 18 bits) Mode de dir. (4 bits) Operando ((8 bits) Operando Z (8 bits) = XX YY siendo XX, YY = 00 (si el modo de dirección amiento del exerción en directo), 11 (si es un regestro); los dirección de memoria si el mode en directo, a el i érimo lit en l y el rato en O para indian que se refisera al
Instrucción Hov X, Y ADD X, Y SUB X, Y MUL X, Y DIV X, Y	lodigo de operación toco coch toco opor toco otoco toco toco	Con eto torre que la donde Modo de dir :	a instrucción poser el farmado : (várgo de cp. (8 bits) Mode de dir. (4 bits) Operando ((8 bits) Operando Z (8 bits) = XX YY siema XX, YY = àc (si el modo de dirección amiento del equidan en directo), in (si es un registro); las dirección de memorio ni el mode en directo, a el i esumo let en l y el nosto en O para indian que se refiera al lando 0 & 15 15, por ejemplo: 0000 00 to 0000 0000 -> negistro (0).
Instrucción Hov X, Y ADD X, Y SUB X, Y MUL X, Y DIV X, Y Mógaina 3:	Código de eperación toco coch toco coch toco cico toco cico toco coco toco coco	Con esto torre que la donde Mode de dr: operandos passen lo i-érimo registro (de recido al implemento	a instruction poses at farmato. (valge de cp. 18 bits) Made le direction (4 bits) Operando (18 bits) Operando (18 bits) Operando (18 bits) Crerando Z (8 bits) = XX YY siendo XX, YY = àc (viel mode de directionamiento del aparadón en directo), 11 (vies un regestro); las dirección de managria si al mode en directo, a el inécimo let en l y el racto en O para indicon que se refriena al lande O=15-15, por ejemplo: Occo co la coca acco -> regestro 10). do en la maquino Z, acunque algra se tienon instrucciones de des y tras aparandos. Por elle, temanos 4
Instrucción Mov X, Y ADD X, Y SUB X, Y MUL X, Y DIV X, Y Mégaina 3:	Código de eperación 1000 0001 1000 0100 1000 1000 1000 1000 6te formata será por	Con esto torre que la donde Mado de la recensión registro la receido al implemento de co	a instrucción poser el fermato. (vidego de co. (8 bts) Made de der (4 bts) Operando ((8 bts) Operando 2 (8 bts) = XX YY siendo XX, YY = ac (si el mode de direccionamiento del aparados es directo), es (si es un regestro); las dirección de managria si al mode es directo, a el i exmo let en l y el nosto en O para incluor que se refisera al lande 0 = 15 15, per ejemplo: OCCO CO to COCO OCCO -> regestro 10). do en la majoura 2, aurique alera re trenon instrucciones de des y tras aparandos. Par elle, tamomas 41 do aparando (el reixmo let corresponde al reixmo aparando). Evego, tado instrucción tiene un addigo dado:
Instrucción NOV X, Y ADD X, Y SUB X, Y MUL X, Y DIV X, Y Mograna 3: Alta para in	Código de operación toco coch toco coch toco coco toco	Con esto torre que la donde Mado de la recensión registro la receido al implemento de co	a instrucción poser el fermato. (vidego de co. (8 bts) Made de der (4 bts) Operando ((8 bts) Operando 2 (8 bts) = XX YY siendo XX, YY = ac (si el mode de direccionamiento del aparados es directo), es (si es un regestro); las dirección de managria si al mode es directo, a el i exmo let en l y el nosto en O para incluor que se refisera al lande 0 = 15 15, per ejemplo: OCCO CO to COCO OCCO -> regestro 10). do en la majoura 2, aurique alera re trenon instrucciones de des y tras aparandos. Par elle, tamomas 41 do aparando (el reixmo let corresponde al reixmo aparando). Evego, tado instrucción tiene un addigo dado:
Instrucción NOV X, Y ADD X, Y SUB X, Y AUL X, Y AUL X, Y Móguina 3: Rata para in Instrucción MOV X, Y	Código de eperación toco coch toco coch toco coco toco	Con esto torro que la decido al implemento de co Chi, al farmoto co	a instrucción poser el formado : (valgo de op. 18 bits) Mode de der (4 lats) Operando ((8 bits) Operando Z (8 lats) = XX YY siema XX, YY = ào (siel mode de diseccionamiento del operados en directo), en (sies un regentro); los disección de memoria siel mode en directo, o el ineuno letten l y el nosto en O para indicon que se refeiena al lambo 0 & 1 & 15, por ejemplo: occo co lo coco occo -> registro 10). do en la maquino Z, acunque abora se trenon instrucciones de des y tras operandos. Por elle, temanos 4 ado operando (el inerimo let conservande al ineimo operando). Eugo, cado instrucción tiene un código dodo: quedo: (códigosele op. (6 lats) Mode de dir (4 lats). Operando ((6 lats). Operando 2 (16 lats). Operando 3 (especial, 16 lats)
Instrucción MOV X, Y ADD X, Y SUB X, Y MUL X, Y DIV X, Y Mégazina 3: Lita para in Instrucción MOV X, Y ADD X, Y, E	Código de eperación toco coch toco coch toco coco toco	Con esto torro que la decido al implemento de co Chi, al farmoto co	a instrucción poser el formado : (valgo de op. 18 bits) Mode de der (4 lats) Operando ((8 bits) Operando Z (8 lats) = XX YY siema XX, YY = ào (siel mode de diseccionamiento del operados en directo), en (sies un regentro); los disección de memoria siel mode en directo, o el ineuno letten l y el nosto en O para indicon que se refeiena al lambo 0 & 1 & 15, por ejemplo: occo co lo coco occo -> registro 10). do en la maquino Z, acunque abora se trenon instrucciones de des y tras operandos. Por elle, temanos 4 ado operando (el inerimo let conservande al ineimo operando). Eugo, cado instrucción tiene un código dodo: quedo: (códigosele op. (6 lats) Mode de dir (4 lats). Operando ((6 lats). Operando 2 (16 lats). Operando 3 (especial, 16 lats)
Instrucción HOV X, Y ADD X, Y SUB X, Y MOJERINA 3: Rata para in Instrucción MOV X, Y ADD X, Y, E SUB X, Y, E	Código de eperación toco coch toco coch toco coco toco	Con esto torre que la donde Modo de dir: operandos paseen lo i-érimo registro (d recido al implemento eccionamiento de co Ori, el farmoto c donde el Modo.	a instrucción posee el formato. Código de co. (8 bits) Medo le der (4 bits) Operando (8 bits) Operando (8 bits) Crerando Z (8 bits) = XX YY siendo XX, YY = àc (siel mode de direccionamiento del aparadón en directo), 11 (sies un registro); las dirección de mangaria siel mode en directo, a el i en la gelevatión en O para indicon que se refisera al londe 0 = 15 15, per ejemplo: OCCO CC to CCCC OCCO -> registro (0). do en la majorina Z, acunque alora se trenom instrucciones de dos ystras operandos. Por elle, tamanas 4 ado operando (el i-en a let corresponde al i-en aparando). Sugo, cado instrucción trene un código dado: qualo: Códigorde op. (6 bits) Mode de dir (4 bits). Operando (16 bits). Operando 2 (16 bits). Operando 3 (coccons), 16 bits) de dir = XXX C, silendo X, Y, Z = O (si el mode de direccionamiento del operando es directo), 1 (si es um registro)
Instrucción MOV X, Y ADD X, Y SUB X, Y MUL X, Y DIV X, Y Móguina 3: Lita para in Instrucción MOV X, Y ADD X, Y, E SUB X, Y, E MUL X, Y, E MUL X, Y, E	Código de operación 1000 00010 1000 0100 1000 1000 1001 0000 6te formeta son pa dian las madas de din 100 0001 1100 0010 1100 0100 1100 0100	Con esto torre que la donde Modo de dir: operandos paseen lo i-érimo registro (d recido al implemento eccionamiento de co Ori, el farmoto c donde el Modo.	a instrucción posee el formato. Código de co. (8 bits) Medo le der (4 bits) Operando (8 bits) Operando (8 bits) Crerando Z (8 bits) = XX YY siendo XX, YY = àc (siel mode de direccionamiento del aparadón en directo), 11 (sies un registro); las dirección de mangaria siel mode en directo, a el i en la gelevatión en O para indicon que se refisera al londe 0 = 15 15, per ejemplo: OCCO CC to CCCC OCCO -> registro (0). do en la majorina Z, acunque alora se trenom instrucciones de dos ystras operandos. Por elle, tamanas 4 ado operando (el i-en a let corresponde al i-en aparando). Sugo, cado instrucción trene un código dado: qualo: Códigorde op. (6 bits) Mode de dir (4 bits). Operando (16 bits). Operando 2 (16 bits). Operando 3 (coccons), 16 bits) de dir = XXX C, silendo X, Y, Z = O (si el mode de direccionamiento del operando es directo), 1 (si es um registro)
Instrucción HOV X, Y ADD X, Y SUB X, Y MOJERINA 3: Rata para in Instrucción MOV X, Y ADD X, Y, E SUB X, Y, E	Código de eperación toco coch toco coch toco coco toco	Con esto torro que la comba Modo de dir: operandos pasear lo i-esimo registro (d recido al implemento eccionamiento de co On, el farmoto: dande el Modo. Notese que el o	a instrucción poser el formado: (valgo de co. 18 bts) Mode de der (4 bts) Operando (18 bts) Mode de der (4 bts) Operando (18 bts) Mode de der (4 bts) Operando (18 bts) Operando (18 bts) Operando (18 bts)