

## Ejercicio 7:

<pre> 7) a) if (IFH == 1 OR IFL == 1) {     PUSH PSW     PUSH PC     CLEAR HIF     CLEAR LIF     if (IFH == 1) {         PC = [0x0000]         INTA ()     }     else {         SET HIF         PC = [0x0001]         INTA ()     } } </pre>	<p>b) Para completar la arquitectura de dicho procesador sería necesario agregar las instrucciones correspondientes al <u>reset</u> de los flujos que habilitan las interrupciones de alta y baja prioridad (HIF y LIF). Esto hace que al atender la rutina de atención de baja prioridad, el programa pueda ser interrumpido por el llamado de la de alta prioridad, y a su vez en la de alta prioridad esto no puede ser interrumpido por uno de baja prioridad.</p>
--	--

## Ejercicio 8:

B) Las peticiones deben ordenarse de la forma: [Reloj del sistema - teclado - Puerto serial - Disco Rígido - Disco Flexible - Impresora]

En principio, el reloj es quien se encarga de sincronizar los eventos y operaciones, por lo que no debe ser interrumpido por otro proceso. Luego, el teclado puede ser usado para indicar al procesador la sucesión de operaciones a realizar para controlar en caso de fallas. Seguido a esto está el puerto serial, al cual se pueden conectar una amplia variedad de dispositivos con un tiempo de acceso rápido, al igual que el teclado, pero de menor frecuencia de atención que este.

Por otro lado se tiene el disco rígido, cuyo tiempo de acceso es lento, más aún que el de los dos siguientes, pero de mayor frecuencia en cuanto a su uso. Más allá de que el disco flexible haya caído en desuso, si se lo utiliza este es más prioritario que la impresora.