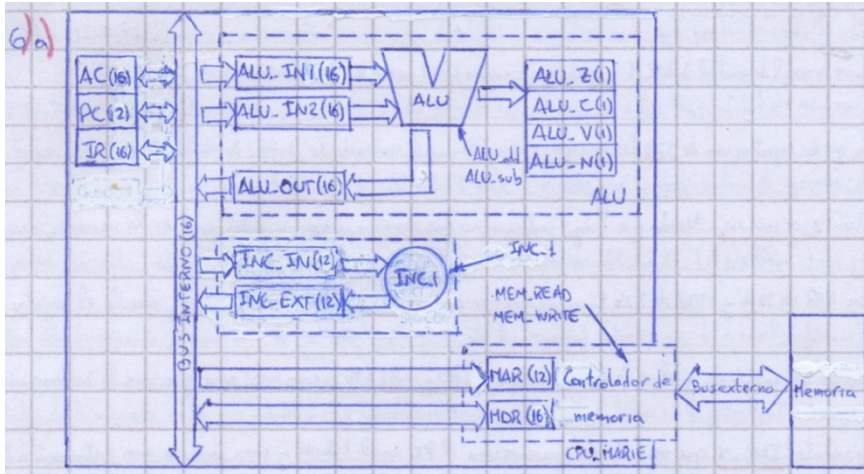


Ejercicio 6a:



Notese que usamos una ALU con registros de entrada y salida de 16 bits, 4 registros de flags de 1b y los señales ALU.all para sumas y ALU.sub para restas. A su vez usamos el componente INC-I para incrementar el valor del registro de entrada en 1, el cual usaremos para el salto al PC. Finalmente usaremos un controlador de memoria con registros MAR de 12b y MDR de

16b. (funcionara analogamente al de la maquina ORGA 1) Obviam, para el componente INC-I utilizaremos su implementación en un circuito combinatorio, tomando en cuenta que $A_{11} \dots A_0$ represento el registro de entrada INC-IN, mientras que $O_{11} \dots O_0$ represento al de salida (INC-EXT). El componente tiene asociada la señal de control INC-I.

* Circuito combinatorio del componente INC-I:

