

## **Referencias bibliográficas**

- Amorin, C. L.; "*A Arquitetura dos Supercomputadores*", Anales del V Congreso da Sociedade Brasileira de Computação, 1985.
- Ancilotti, Paolo & Boari, Maurelio; "*Versione Preliminare*", Universita di Pisa, Universita de Bologna, 1987.
- Aspray, William; "*The Stored program concept*", IEEE Spectrum, Vol. 27, Nro. 9, Septiembre 90, pag. 51.
- Bishop, Peter; "*Computadoras de la 5ta. generación*", Edit. Paraninfo, 1989.
- Bogni, Carlos & Marrone, Luis; "*Computadoras: Introducción a las arquitecturas paralelas*", Edit. Da Unicamp - Campinas, (I EBAI), 1986.
- Bogni, Carlos & Marrone, Luis; "*Arquitecturas no convencionales*", Edit. Kapelusz (II EBAI), 1987.
- Boria, Jorge; "*Construcción de sistemas operativos*", Edit. Kapelusz (IV EBAI), 1989.
- Dasgupta, Subrata; "*A Hierarchical Taxonomic System for Computer Architectures*"; IEEE Computer, Vol. 23, Nro. 3, Marzo 1990, pag 64.
- Duncan, Ralph; "*A survey of parallel computer architectures*"; IEEE Computer, Vol. 23, Nro. 2, Febrero 90, pag. 5.
- *Encyclopedia of Computer Science*, First Edition, Van Nostrand Reinhold Company, (p. 722/3), 1976.
- Ferreira Magalhaes; "*Software para tempo real*", Edit. Da Unicamp - Campinas (I EBAI), 1986.
- Flynn, Michael J., Mitchell, Chad L. & Mulder Johannes M.; "*And now a case for more complex instruction sets*"; IEEE Computer; Vol. 20, Nro. 9, Septiembre 1987, pag. 71.
- Fortes, José A. B. & Wah, Benjamin W.; "*Systolic Arrays - From concept to implementation*"; IEEE Computer; Vol. 20, Nro. 7, Julio 87, pag. 12.
- Furht, Borivoje; "*A definition of complex instruction set computer (CISC) architectures*"; IEEE Computer; Vol. 20, Nro. 5, Mayo 1987. pag. 108
- Furht, Borivoje; "*A RISC architecture with Two-Size overlapping register windows*"; IEEE Micro; Vol. 8, Nro. 2, Abril 1988, pag. 67.
- Gimarc, Charles E. & Milutinovic, Veljko M.; "*A survey of RISC processors and computers of the Mid-1980s*"; IEEE Computer; Vol. 20, Nro. 9, Septiembre 1987, pag. 59.
- Hansen; "*Operating systems principles*", Edit. Prentice-Hall, 1973.
- Hayes, John P.; "*Computer architecture & organization*", Edit. McGraw-Hill, 1978
- Hwang, Kai & Briggs, Fayé A; "*Computer Architecture and Parallel Processing*", McGraw-Hill Book Company, 1985/6.
- Kline, Raymond M.; "*Digital computer design*", Edit. Prentice- Hall, 1977.
- Kung, S. Y., Lo, S. C., Jean, S. N. & Hwang, J. N.; "*Wavefront Array Processors, Concept to Implementation*", IEEE Computer, Vol 20, Nro. 7, Julio 87, pag. 18.

- Lazzerini, Beatrice; "*Effective VLSI processor architectures for HLL computers: The RISC approach*"; IEEE Micro, Vol. 9, Nro. 1, Febrero 1989, pag. 57.
- Lemonick, Michael D.; "*Superconductors, the startling breakthrough that could change the world*", Revista TIME, Mayo 11 de 1987.
- Lilja, David J.; "*Reducing branch penalty in pipelined processors*"; IEEE Computer, Vol. 21, Nro. 7, Julio 1988, pag. 47.
- Lister, A. M.; "*Fundamentos de los sistemas operativos*", Edit. Gustavo Gili S.A., 1986.
- Lorin, H. y Deitel, H; "*Operating systems*", Edit. Addison- Wesley, 1981.
- Lucchesi, Claudio Leonardo; "*Introdução a criptografia computacional*"; Edit. Da Unicamp-Campinas (I EBAI), 1986.
- Madnik y Donovan; "*Sistemas Operativos*", Edit. Diana, 1986.
- Maldonado, Armando; Curso de "*Redes Locales y Procesamiento Distribuido*", E.C.I. 1989, F.C.E.N. - U.B.A.
- Mano, Morris M.; "*Arquitectura de computadores*", Edit. Prentice-Hall, 1982.
- Meinadier, J. P.; "*Estructura y funcionamiento de los computadores digitales*", Edit. AC, 1973.
- Milenkovic, Milan; "*Sistemas operativos. Concepto y Diseño*", Edit. McGraw-Hill, 1988.
- Miklosko, J. y Kotov, V. E.; "*Algorithms, Software and Hardware of Parallel Computers*"; with contributions by J. Chudík, G. David, V. E. Kotov, J. Miklosko, N. N. Mirenkov, J. Ondás, I. Plander and V. A. Valkovskii; Edit. Springer-Verlag; VEDA, Publishing House of the Slovak Academy of Sciences, Bratislava; 1984.
- O'Callaghan, Patrick; Conferencia "*Seguridad de Datos*", Depto. de Computación, Facultad de Ciencias Exactas y Naturales, Universidad de Buenos Aires, 1988.
- Pedraz, Sanz y Usategui; "*Sistemas multiprocesadores*", Edit. Paraninfo, 1988.
- Peterson y Silberschatz; "*Operating systems concepts*", Edit. Addison-Wesley, 1985/6.
- del Pino, Gustavo A & Marrone Luis; "*Arquitecturas RISC*"; Edit. Kapelusz (IV EBAI), 1989.
- Rueda, Francisco; "*Sistemas Operativos*", Edit. McGraw-Hill, 1989.
- Skillicorn D. B.; "*A Taxonomy for Computer Architectures*"; IEEE Computer, Vol. 21, Nro. 11, Noviembre 1988, pag. 46.
- Tanenbaum, A.; "*Sistemas operativos. Diseño e implementación*", Edit. Prentice-Hall, 1988.
- Teller, Patricia J.; "*Translation-Lookaside buffer consistency*", IEEE Computer, Vol. 23, Nro. 6, Junio 1990, pag. 28.
- Watson, "*Sistemas de tiempo compartido*", Edit. El Ateneo, 1977